

**МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ**  
**ДВНЗ «ПРИКАРПАТСЬКИЙ НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ**  
**ІМЕНІ ВАСИЛЯ СТЕФАНІКА»**

Фізико-технічний факультет

Кафедра комп'ютерної інженерії та електроніки

**СИЛАБУС НАВЧАЛЬНОЇ ДИСЦИПЛІНИ**

**Технології мікро- та наноелектроніки**

Освітня програма Комп'ютерне проектування інтегральних схем

Спеціальність 171 Електроніка

Галузь знань 17 Електроніка та комунікації

Затверджено на засіданні кафедри  
Протокол № 1 від “30” серпня 2021 р.

м. Івано-Франківськ - 2021

## ЗМІСТ

1. Загальна інформація
2. Анотація до курсу
3. Мета та цілі курсу
4. Компетентності
5. Результати навчання
6. Організація навчання курсу
7. Система оцінювання курсу
8. Політика курсу
9. Рекомендована література

<b>1. Загальна інформація</b>	
<b>Назва дисципліни</b>	Технології мікро- та наноелектроніки
<b>Рівень вищої освіти</b>	Перший рівень вищої освіти
<b>Викладач (-і)</b>	доцент, доктор фізико-математичних наук Мандзюк Володимир Ігорович
<b>Контактний телефон викладача</b>	0342596007
<b>E-mail викладача</b>	<a href="mailto:volodymyr.mandzyuk@pnu.edu.ua">volodymyr.mandzyuk@pnu.edu.ua</a>
<b>Формат дисципліни</b>	Семестровий
<b>Обсяг дисципліни</b>	6 кредитів
<b>Посилання на сайт дистанційного навчання</b>	<a href="http://www.d-learn.pu.if.ua/">http://www.d-learn.pu.if.ua/</a>
<b>Консультації</b>	відповідно до графіку індивідуальних консультацій
<b>2. Анотація до курсу</b>	
<p>Дисципліна “Технології мікро- та наноелектроніки” належить до переліку обов’язкових навчальних дисциплін за освітнім рівнем “бакалавр”, що пропонуються в рамках циклу загальної підготовки студентів за освітньою програмою “Комп’ютерне проектування інтегральних схем” спеціальності 171 “Електроніка” на другому році навчання. Вона забезпечує формування у студентів науково-дослідницьких професійно-орієнтованих компетенцій. Предметом вивчення навчальної дисципліни є фізико-технологічні процеси та технологічні маршрути формування мікроелектронних пристроїв.</p> <p>Силабус навчальної дисципліни “Технології мікро- та наноелектроніки” складений відповідно до освітньо-професійної програми “Комп’ютерне проектування інтегральних схем” підготовки бакалавра спеціальності 171 “Електроніка”.</p>	
<b>3. Мета та цілі курсу</b>	
<p><b>Метою</b> вивчення навчальної дисципліни “Технології мікро- та наноелектроніки” є розгляд технологічних процесів, що використовуються для виготовлення пристроїв мікро- і наноелектроніки, вивчення основних технологічних маршрутів формування мікроелектронних пристроїв.</p> <p>Основним <b>завданням</b> навчальної дисципліни є ознайомлення студентів з основними технологічними операціями, які використовуються при виготовленні пристроїв інтегральної мікро- та наноелектроніки.</p> <p>У результаті вивчення навчальної дисципліни студент повинен <b>знати:</b></p> <ul style="list-style-type: none"> <li>– основні технологічні процеси, які використовуються в технології виготовлення мікроелектронних пристроїв, та фізико-хімічні явища, які лежать в основі даних процесів;</li> <li>– послідовність проведення технологічних процесів при формуванні мікроелектронних пристроїв;</li> <li>– способи формування інтегральних діодів, конденсаторів і резисторів, їх основні параметри та способи ізоляції елементів інтегральних схем;</li> <li>– основи технології та послідовність етапів виробництва напівпровідникових приладів на основі біполярних, МОН-, КМОН-транзисторів та інших типів інтегральних мікросхем.</li> </ul> <p><b>вміти:</b></p> <ul style="list-style-type: none"> <li>– оптимізувати процеси нанесення матеріалу в магнетронній системі розпилення для одержання тонких плівок бажаної товщини та нерівномірності;</li> <li>– розраховувати характеристики розподілу концентрації заданої домішки в кремнії при одностадійній та двохстадійній дифузії для отримання <i>p-n</i>-переходу на заданій глибині і потрібній її поверхневій концентрації;</li> <li>– формувати біполярний транзистор з необхідною шириною бази та емітера, використовуючи роздільну дифузію домішок;</li> <li>– розрахувати характеристики уповільнення іонів при імплантації та параметри</li> </ul>	

розподілу домішки в кремнії;  
 – складати технологічний маршрут формування інтегральних елементів в залежності від його функціонального призначення;  
 – самостійно вибирати необхідні електронні прилади при проектуванні елементів, пристроїв автоматики та обчислювальної техніки, використовувати та забезпечити їх грамотне застосування, експлуатацію в сучасній апаратурі.

#### **4. Компетентності**

##### **Інтегральна компетентність**

Здатність розв'язувати складні спеціалізовані задачі та практичні проблеми, що характеризуються комплексністю та невизначеністю умов, під час професійної діяльності у галузі електроніки, або у процесі навчання, що передбачає застосування теорій та методів електроніки.

##### **Загальні компетентності**

ЗК1. Здатність застосовувати знання у практичних ситуаціях.

ЗК2. Знання та розуміння предметної області та розуміння професійної діяльності.

##### **Спеціальні (фахові) компетентності**

СК1. Здатність використовувати знання і розуміння наукових фактів, концепцій, теорій, принципів і методів для проектування та застосування приладів, пристроїв та систем електроніки.

СК4. Здатність враховувати соціальні, екологічні, етичні, економічні та комерційні міркування, що впливають на ефективність та результати інженерної діяльності в галузі електроніки.

СК7. Здатність застосовувати творчий та інноваційний потенціал в синтезі інженерних рішень і в розробці конструкцій пристроїв та систем електроніки.

#### **5. Результати навчання**

Р3. Знаходити рішення практичних задач електроніки шляхом застосування відповідних моделей та теорій електродинаміки, аналітичної механіки, електромагнетизму, статистичної фізики, фізики твердого тіла.

Р5. Використовувати інформаційні та комунікаційні технології, прикладні та спеціалізовані програмні продукти для вирішення задач проектування та налагодження електронних систем, демонструвати навички програмування, аналізу та відображення результатів вимірювання та контролю.

Р8. Визначати та ідентифікувати математичні моделі технологічних об'єктів при розробці у комп'ютерному середовищі нових складних електронних систем та виборі оптимального рішення

Р13. Вміти засвоювати нові знання, прогресивні технології та інновації, знаходити нові нешаблонні рішення і засоби їх здійснення; відповідати вимогам гнучкості в подоланні перешкод та досягненні мети, раціонального використання та нормування часу, дисциплінованості, відповідальності за свої рішення та діяльність.

#### **6. Організація навчання курсу**

##### **Обсяг курсу**

Вид заняття	Загальна кількість годин
лекції	30
семінарські заняття / практичні / лабораторні	30
самостійна робота	120

##### **Ознаки курсу**

Семестр	Спеціальність	Курс (рік навчання)	Нормативний/ вибірковий
I	171 Електроніка	II	Нормативний

##### **Тематика курсу**

Тема, план	Форма заняття	Літера- тура	Завдання, год	Вага оцінки	Термін виконання

<b>Основні технологічні процеси виготовлення пристроїв мікро- і наноелектроніки</b>					
Тема 1. Вступ. Мета і задачі дисципліни. Електроніка вчора і сьогодні. Проблеми переходу від мікро- і наноелектроніки.	лекція	[1-17]	1	1	Згідно розкладу
Тема 2. Механічна обробка поверхні напівпровідникових пластин для пристроїв інтегральної електроніки. Типи і основні характеристики підкладок. Структура підкладок та їх маркування. Різання злитків і пластин. Шліфування і полірування пластин. Скрайбування і розламування пластин.	лекція	[1-17]	3	3	Згідно розкладу
Тема 3. Технологія хімічної обробки поверхні напівпровідникових пластин для пристроїв інтегральної електроніки. Механізм хімічної обробки кремнієвих пластин. Технохімічна обробка пластин. Термохімічне (газове) та іонно-плазмове травлення кремнієвих пластин.	лекція	[1-17]	3	3	Згідно розкладу
Тема 4. Формування діелектричних плівок на напівпровідникових пластинах. Конструктивно-технологічні функції діелектричних плівок. Технологія формування плівок SiO <sub>2</sub> термічним окисненням кремнію. Технологія осадження діелектричних плівок на поверхні пластин. Параметри якості діелектричних плівок.	лекція	[1-17]	4	3	Згідно розкладу
Тема 5. Основи літографічних процесів. Загальні поняття про фотолітографію. Фоторезисти та їх основні характеристики. Основні операції фотолітографічного процесу. Еліонні методи літографії.	лекція	[1-17]	4	3	Згідно розкладу
Тема 6. Дифузія в напівпровідниках та методи її проведення. Фізичні процеси, що відбуваються в процесі дифузії домішки в напівпровідниках. Методи проведення дифузії.	лекція	[1-17]	4	3	Згідно розкладу
Тема 7. Іонна імплантація в технології мікроелектроніки. Фізичні основи та способи проведення імплантаційних процесів в інтегральній мікро- і наноелектроніці.	лекція	[1-17]	4	3	Згідно розкладу
Тема 8. Технологія епітаксійних шарів та методи її проведення.	лекція	[1-17]	3	2	Згідно розкладу

Фізичні основи процесу епітаксії. Методи проведення епітаксії. Легування в процесі епітаксії.					
Тема 9. Методи одержання тонких плівок. Термовакуумні методи одержання тонких плівок. Імпульсне нанесення плівок. Одержання плівок з іонізованих потоків багатоатомних частинок методами іонного осадження.		[1-17]	4	3	Згідно розкладу
Модульний контроль			2		Згідно розкладу
<b>Лабораторні заняття</b>					
Лабораторна робота №1. Вивчення технології нанесення тонких плівок методом магнетронного розпилення.	Лабораторна робота	[1-17]	4	2	Згідно розкладу
Лабораторна робота №2. Дослідження та моделювання процесів дифузії у технології мікроелектроніки.	Лабораторна робота	[1-17]	3	2	Згідно розкладу
Лабораторна робота №3. Формування вертикального біполярного транзистора з використанням роздільної дифузії.	Лабораторна робота	[1-17]	4	2	Згідно розкладу
Лабораторна робота №4. Використання процесів іонної імплантації в технологіях мікроелектроніки.	Лабораторна робота	[1-17]	3	2	Згідно розкладу
Лабораторна робота №5. Двовимірний розподіл іонів під краєм маски при іонній імплантації.	Лабораторна робота	[1-17]	4	2	Згідно розкладу
Лабораторна робота №6. Числове моделювання процесу термічного окислення кремнію.	Лабораторна робота	[1-17]	4	2	Згідно розкладу
Лабораторна робота №7. Числове моделювання процесу рідинного травлення напівпровідникових структур.	Лабораторна робота	[1-17]	4	2	Згідно розкладу
Лабораторна робота №8. Числове моделювання різкого ступінчастого $p-n$ -переходу у стані термодинамічної рівноваги.	Лабораторна робота	[1-17]	4	2	Згідно розкладу
<b>Самостійна робота студентів</b>					
Тема 1. Основні методи вирощування монокристалів.	Самостійна робота	[1-17]	8	0,8	Впродовж семестру
Тема 2. Напівпровідникові підкладки, особливості підготовки їх поверхні, різновиди забруднень.	Самостійна робота	[1-17]	8	0,7	Впродовж семестру
Тема 3. Виробнича гігієна приміщень підприємств мікро- та наноелектроніки.	Самостійна робота	[1-17]	8	0,6	Впродовж семестру
Тема 4. Обробка поверхні напів-	Само-	[1-17]	8	0,7	Впродовж

провідних пластин в рідких і газових середовищах.	стійна робота				семестру
Тема 5. Діелектричні шари та методи їх нанесення.	Само-стійна робота	[1-17]	6	0,6	Впродовж семестру
Тема 6. Застосування еліонних методів літографії в технології виробництва пристроїв мікро- і наноелектроніки.	Само-стійна робота	[1-17]	6	0,7	Впродовж семестру
Тема 7. Отримання електронно-діркових переходів методом дифузії.	Само-стійна робота	[1-17]	8	0,7	Впродовж семестру
Тема 8. Фізико-хімічні процеси в технології нанесення тонких плівок.	Само-стійна робота	[1-17]	8	0,7	Впродовж семестру
Контроль самостійної роботи			2		Згідно розкладу
Тема 9. Конструктивно-технологічні характеристики і методи формування корпусів для корпусованих виробів мікро- і наноелектроніки.	Само-стійна робота	[1-17]	8	0,7	Впродовж семестру
Тема 10. Технологія гібридних товстопліткових інтегральних мікросхем.	Само-стійна робота	[1-17]	10	0,6	Впродовж семестру
Тема 11. Технологія гібридних тонкопліткових інтегральних мікросхем.	Само-стійна робота	[1-17]	8	0,6	Впродовж семестру
Тема 12. Збиральні процеси у виробництві пристроїв інтегральної електроніки.	Само-стійна робота	[1-17]	8	0,6	Впродовж семестру
Тема 13. Мікромонтаж пристроїв інтегральної електроніки.	Само-стійна робота	[1-17]	10	0,7	Впродовж семестру
Тема 14. Герметизація пристроїв інтегральної електроніки і контроль герметичності.	Само-стійна робота	[1-17]	8	0,7	Впродовж семестру
Тема 15. Забезпечення якості і надійності пристроїв інтегральної електроніки.	Само-стійна робота	[1-17]	8	0,6	Впродовж семестру
Контроль самостійної роботи			2		Згідно розкладу
Підсумковий контроль (залік)				50	
<b>7. Система оцінювання курсу</b>					
Загальна система оцінювання курсу	<i>Поточний контроль</i> здійснюється під час проведення лекційних, лабораторних та індивідуальних занять і має на меті перевірку знань студентів з окремих тем навчальної дисципліни та рівня їх підготовленості до виконання конкретної роботи. Оцінки у національній шкалі («зараховано», «незараховано»), отримані студентами, виставляються у журналах обліку				

		<p>відвідування та успішності академічної групи.</p> <p><i>Модульний контроль (сума балів за окремий змістовий модуль)</i> проводиться (виставляється) на підставі оцінювання результатів знань студентів після вивчення матеріалу з логічно завершеної частини дисципліни – змістового модуля.</p> <p>Завданням модульного контролю є перевірка розуміння та засвоєння певного матеріалу (теми), вироблення навичок проведення розрахункових робіт, вміння вирішувати конкретні ситуативні задачі, самостійно опрацьовувати тексти, здатності осмислювати зміст даної частини дисципліни, уміння публічно чи письмово подати певний матеріал.</p> <p><i>Семестровий (підсумковий) контроль</i> проводиться у формі заліку.</p> <p><i>Залік</i> – форма підсумкового контролю, яка передбачає перевірку розуміння студентом теоретичного та практичного програмного матеріалу з усієї дисципліни, здатності творчо використовувати здобуті знання та вміння, формувати власне ставлення до певної проблеми тощо.</p> <p>Залік здійснюється в письмовій формі за підсумковим тестовим завданням, що дає можливість здійснити оцінювання знань студента з усієї дисципліни або у тестовій формі з використанням комп'ютерного автоекзаменатора.</p>	
<b>Шкала оцінювання: національна та ECTS</b>			
Сума балів за всі види навчальної діяльності	Оцінка ECTS	Оцінка за національною шкалою	
		для екзамену, курсового проекту (роботи)	для заліку
90-100	A	відмінно	зараховано
80-89	B	добре	
70-79	C		
60-69	D	задовільно	
50-59	E		
26-49	FX	незадовільно з можливістю повторного складання	не зараховано з можливістю повторного складання
0-25	F	незадовільно з обов'язковим повторним вивченням дисципліни	не зараховано з обов'язковим повторним вивченням дисципліни
Вимоги до письмової роботи		Підсумкова робота виконується у формі тестових завдань з вибором правильної відповіді. Кількість тестових завдань – 50.	
Лабораторні заняття		Після узагальнення (вступного слова) викладач дає відповіді на окремі теоретичні запитання, які виникли в студентів у процесі підготовки до заняття. Зазвичай з кожної теми лекційного курсу на лабораторні заняття виносять індивідуалізовані теми комплексного характеру, які дають змогу студенту ширше застосувати здобуті знання та підготуватися до самостійного виконання домашнього завдання.	

	<p>Для перевірки рівня засвоєння навчального матеріалу студенти виконують тестові завдання.</p> <p>До початку лабораторної роботи студент має отримати допуск на основі усної співбесіди. На лабораторній роботі кожен студент отримує інструкцію до виконання. Після завершення роботи студент оформляє і захищає звіт з результатами роботи.</p>
<p>Умови допуску до підсумкового контролю</p>	<p>Студент допускається до підсумкового контролю (екзамену) за наявності виконаних лабораторних завдань, результатів тестування за тематикою лекційних завдань та самостійної роботи.</p> <p>Також є можливість перезарахування результатів навчання в інших закладах вищої освіти чи результатів неформальної освіти згідно Положення про порядок зарахування результатів неформальної освіти у ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” (затверджено вченою радою університету 27.11.2019 р. протокол № 10 та введено в дію наказом ректора № 819 від 29.11.2019 р.).</p> <p>Студент не допускається до підсумкового контролю, якщо впродовж семестру він набрав менше 50 балів із перерахованих вище категорій занять. У цьому випадку студенту у відомості робиться запис “<i>не допущений</i>” і виставляється набрана кількість балів. Допускається, як виняток, з дозволу декана факультету за заявою, погодженою з відповідною кафедрою, одноразове виконання студентом додаткових видів робіт з навчальної дисципліни (відпрацювання пропущених занять, перескладання змістових модулів, виконання індивідуальних завдань тощо) для підвищення оцінок за змістові модулі.</p>
<p><b>8. Політика курсу</b></p>	
<p>Студент зобов'язаний відвідувати заняття відповідно до встановленого розкладу, не запізнюватися, мати відповідний зовнішній вигляд. У разі відсутності через хворобу надається відповідна довідка.</p> <p>Пропущена лекція відпрацьовується студентом самостійно як короткий конспект за темою заняття.</p> <p>Пропущене семінарське заняття виконується студентом самостійно вдома, результати оцінюються викладачем.</p> <p>У випадку, коли студент приймав участь у програмі мобільності, можливе врахування отриманих оцінок в іншому навчальному закладі за умови відповідності навчальних планів.</p> <p><b>Політика академічної поведінки та етики</b></p> <p>Студент повинен бути толерантним і поважати думку інших.</p> <p>Заперечення повинні формулюватися тільки в коректній формі.</p> <p>Плагіат та академічна недоброчесність несумісні з принципами діяльності ЗВО.</p> <p>Не допускається підказування та списування під час здачі будь-яких робіт поточного, рубіжного чи підсумкового контролю.</p> <p>Не допускається користування телефонами та будь-якими іншими електронними засобами під час здачі будь-яких робіт поточного, рубіжного, чи підсумкового контролю.</p>	
<p><b>9. Рекомендована література</b></p>	
<p><b>Базова</b></p>	

1. М.М Погребняк, В.П Прищепа. Мікроелектроніка: ч. 1. – К.: Вища школа, 2004. – 431 с.
2. С.П. Новосядлий. Суб - і наномікронна технологія структур великих інтегральних схем: монографія. – Івано-Франківськ: Місто-НВ, 2010. – 456 с.
3. Л. Ткачук, Р. Закалик. Основи мікроелектроніки. – Тернопіль: Медап, 1998. – 350 с.
4. С.П. Новосядлий. Фізико-технологічні основи субмікронної технології великих інтегральних схем. – Івано-Франківськ: Сімик, 2003. – 352 с.
5. В.І. Мандзюк, І.Т. Когут. Фізико-технологічні основи мікросистемної техніки. – Івано-Франківськ: Нова зоря, 2008. – 154 с.
6. М.Г. Находкін, Д. І. Шека. Фізичні основи мікро- та наноелектроніки: підручник. Рек. МОН. – К.: Київський ун-т, 2005. – 431 с.
7. А.О. Дружинін. Твердотільна електроніка. Фізичні основи і властивості напівпровідникових приладів: навчальний посібник. – Львів: Вид-во Національного університету "Львівська політехніка", 2009. – 332 с.
8. П.Г. Стахів. Основи мікроелектроніки: функціональні елементи їх застосування: підручник. – Львів: 2003 – 208 с.
9. А.А. Щука. Електроніка. Учебное пособие. – СПб.: БХВ-Петербург, 2005. – 800 с.
10. Степаненко И.П. Основи мікроелектроніки. – М: Советское радио, 1980.
11. В.А. Скаржена, А.Н. Луценко. Електроніка и мікроелектроніка. Часть 1. – К.: Вища школа, 1991.
12. Технология интегральной электроники: учебное пособие / Л.П. Ануфриев, С.В. Бордусов, Л.И. Гурский и др. / Под общ. ред. А.П. Достанко и Л.И. Гурского. – Минск: Интегралполиграф, 2009. – 379 с.

#### **Додаткова**

13. Електроніка і мікросхемотехніка: підручник /Ю.П. Колонтаєвський, А.Г. Сосков; за ред. А.Г.Соскова. – 2-е вид. Рек МОН. – К.: Каравела, 2009. – 416 с.
14. С.М. Павлов. Основи мікроелектроніки: навчальний посібник. – Вінниця: ВНТУ, 2010. – 224 с.
15. И.П. Степаненко. Основы микроэлектроники: Учебное пособие для вузов. – 2-е изд., перер. и доп. – М.: Лаборатория базовых знаний, 2001. – 488 с.
16. Т.И. Данилина, К.И. Смирнова. Технологические процессы икроэлектроники: Технология ЭВС – 1: Учебное пособие. – Томск: Томский межвузовский центр дистанционного образования, 2005. – 223 с.
17. М.Ф. Жаркой. Технологические основы производства полупроводниковых интегральных схем: учебное пособие. – СПб.: Балтийский гос. тех. ун-ет, 2016. – 123 с.

**Викладач** \_\_\_\_\_

