

Міністерство освіти і науки України
ДВНЗ "Прикарпатський національний університет імені Василя Стефаника"

"Затверджую"

Ректор

І.Є. Цепенда

(підпис)

(прізвище та ініціали)

" 31 " 08 2016 року

Затверджено Вченою радою університету, протокол № 7 від " 30 " 08 2016 року



Кваліфікація **Професіонал з комп'ютерної інженерії**

Строк навчання **1 рік 4 місяці**

НАВЧАЛЬНИЙ ПЛАН

Підготовки

магістра

з галузі знань

12 Інформаційні технології

на основі

бакалавр, спеціаліст, магістр

Освітньо-професійна програма

Комп'ютерна інженерія

за спеціальністю **123 Комп'ютерна інженерія**

спеціалізацією **Комп'ютерна інженерія**

Форма навчання **денна**

I. Графік навчального процесу

Курси	Вересень				Жовтень				Листопад				Грудень				Січень				Лютий				Березень				Квітень				Травень				Червень				Липень				Серпень						
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50	51
1	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T	T			
2	T	T	T	T	T	T	T	T	ВП	ВП	ВП	ВП	КС	КС	С	А																																			

ПОЗНАЧЕННЯ:

T - Теоретичне навчання; КС - Контроль за самост. роботою; К - Канікули; С - Екзаменаційна сесія; ВП - Виробнича практика; А - Атестація;

II. ЗВЕДЕНІ ДАНІ ПРО БЮДЖЕТ ЧАСУ, тижні

Курс	Теоретичне навчання	контроль за самост. роботи	Канікули	Екзаменаційна сесія	Виробнича практика	Атестація	Всього
1	30	2	12	4	4		52
2	8	2		2	4	1	17
Разом	38	4	12	6	8	1	69

III. ПРАКТИКА

Назва практики	Семестр	Тижні
Виробнича		8
Виробнича (наукова) практика	2	4
Виробнича практика	3	4

IV. ДЕРЖАВНА АТЕСТАЦІЯ

Назва навчальної дисципліни	Форма державної атестації (екзамен, дипломний проєкт (робота))	Семестр
Атестація	екзамен	3
Дипломна робота (проєкт)	дипл. робота	3

V. План навчального процесу

№ з/п	НАЗВА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ	Розподіл за семестрами				Кількість кредитів ЄCTS	Кількість годин							Розподіл аудиторних годин на тиждень за				
		Екзамени	Заліки	Курсові			Загальний обсяг	Аудиторних					Самостійна робота	I курс		II курс		
				проекти	роботи			у тому числі						Семестри				
		Всього	Лекції					Практичні	Семінарські	Лабораторні	Індивідуальні	1		2	3	4		
				Кількість тижнів в семестрі														
											15	15	8					
1. Цикл загальної підготовки																		
1.1. Обов'язкові дисципліни																		
1	Концепції розвитку інформаційних ресурсів		1			3	90	30	14	16				60	2			
2	Методологія наукових досліджень		2			3	90	30	14	16				60		2		
3	Наукові семінари		3			6	180	60			60			120			8	
Всього по п. 1.1:			3			12	360	120	28	32	60			240	2	2	8	
1.2. Вибіркові дисципліни																		
<i>1.2.1. Дисципліни вільного вибору студента</i>																		
Блок 1																		
4	Захист інформації в комп'ютерних системах	3				3	90	34	14			20		56			4	
5	Дослідження і проектування інтегральних структур БМК		2			3	90	32	16			16		58		2		
Блок 2																		
6	Дослідження і проектування МЕМС, сенсорів і актуаторів	3				3	90	34	14			20		56			4	
7	Комп'ютерне моделювання приладних структур інтегральних схем		2			3	90	32	16			16		58		2		
Всього по дисциплінах п.1.2.1:		1	1			6	180	66	30			36		114		2	4	
Всього по п. 1.2:		1	1			6	180	66	30			36		114		2	4	
Разом за розділом (п. 1):		1	4			18	540	186	58	32	60	36	0	354	2	4	12	
2. Цикл професійної підготовки																		
2.1. Обов'язкові дисципліни																		
<i>2.1.1. Теоретична підготовка</i>																		

8	Методи та засоби опрацювання аналогових і цифрових сигналів	1			3	90	30	14			16		60	2			
9	Програмне забезпечення спеціалізованих комп'ютерних систем	3			3	90	32	16			16		58			4	
10	Моделювання і проектування цифрових пристроїв на БМК	1			6	180	60	30			30		120	4			
11	Дослідження і проектування спеціалізованих комп'ютерних систем		1		6	180	60	30			30		120	4			
Всього по дисциплінах п.2.1.1:		3	1		18	540	182	90			92		358	10		4	
2.1.2. Практична підготовка																	
12	Виробнича (наукова) практика		2		6	180							180				
13	Підготовка магістерської роботи				15	450							450				
14	Атестація	3			3	90							90				
15	Виробнича практика		3		6	180							180				
Всього по дисциплінах п.2.1.2:			2		30	900							900				
Всього по п. 2.1:		3	3		48	1440	182	90			92		1258	10		4	
2.2. Вибіркові дисципліни																	
2.2.1. Дисципліни за вибором ВНЗ																	
16	Швидкісна цифрова обробка сигналів	2			6	180	68	34			34		112		4		
Всього по дисциплінах п.2.2.1:		1			6	180	68	34			34		112		4		
2.2.2. Дисципліни вільного вибору студента																	
Блок 1																	
17	Автоматизоване проектування друкованих плат		1		6	180	64	30			34		116	4			
18	Автоматизоване проектування топологій ІС	2			6	180	64	30			34		116		4		
19	Дослідження і проектування спеціалізованих систем на кристали	2			6	180	60	30			30		120		4		
Блок 2																	
20	Архітектура і програмування мікроконтролерів		1		6	180	64	30			34		116	4			
21	Дослідження і проектування цифрових систем на Verilog	2			6	180	64	30			34		116		4		
22	Дослідження і програмування пристроїв зв'язку з об'єктом	2			6	180	60	30			30		120		4		
Всього по дисциплінах п.2.2.2:		2	1		18	540	188	90			98		352	4	8		
Всього по п. 2.2:		3	1		24	720	256	124			132		464	4	12		
Разом за розділом (п. 2):		6	4		72	2160	438	214			224		1722	14	12	4	
Загальна кількість					90	2700	624	272	32	60	260		2076	16	16	16	

Кількість годин на тиждень	57				
Кількість екзаменів	7	2	3	2	
Кількість заліків	8	3	3	2	
Кількість курсових проєктів	0				
Кількість курсових робіт	0				

Декан факультету  Гасюк І.М.

Навчальний план затверджено вченою радою Фізико-технічного факультета (протокол № 7 від " 30 " 08 2016 року)

Погоджено: навчально-методичний відділ

" 1 " 09 2016 р.

Завідувач випускової кафедри

Когут І.Т.

(підпис, прізвище та ініціали)

Чупровська М.Я.

(підпис, прізвище та ініціали)