

вступ 2018

Міністерство освіти і науки України
ДВНЗ "Прикарпатський національний університет імені Василя Стефаника"

"Затверджую"

Ректор

І.С. Цепенда

(прізвище та ініціали)

08 2016 року

Затверджено Вченою радою університету, протокол № 7 від "30" 08 2016 року



Кваліфікація **Професіонал з комп'ютерної інженерії**

Строк навчання **1 рік 4 місяці**

НАВЧАЛЬНИЙ ПЛАН

на основі **бакалавр, спеціаліст, магістр**

з галузі знань **12 Інформаційні технології**

Комп'ютерна інженерія

Підготовки

Освітньо-професійна програма

за спеціальністю **123 Комп'ютерна інженерія**

спеціалізацією **Комп'ютерна інженерія**

Форма навчання **денна**

I. Графік навчального процесу

Курс	Вересень	Жовтень	Листопад	Грудень	Січень	Лютий	Березень	Квітень	Травень	Червень	Липень	Серпень
1	Т	Т	Т	Т	К	В	В	В	В	К	К	К
2	Т	Т	Т	Т	К	В	В	В	В	К	К	К

ПОЗНАЧЕННЯ:

Т - Теоретичне навчання; КС - Контроль за самост. роботою; К - Канікули; С - Екзаменаційна сесія; ВП - Виробнича практика; А - Атестація.

II. ЗВЕДЕНІ ДАНІ ПРО БЮДЖЕТ ЧАСУ, ТИЖНІ

Курс	Теоретичне навчання	Контроль за самост. роботою	Канікули	Екзаменаційна сесія	Виробнича практика	Атестація	Всього
1	30	2	12	4	4		52
2	8	2		2	4	1	17
Разом	38	4	12	6	8	1	69

III. ПРАКТИКА

Назва практики	Семестр	Тижні
Виробнича (наукова) практика	2	4
Виробнича практика	3	4

IV. ДЕРЖАВНА АТЕСТАЦІЯ

Назва навчальної дисципліни	Атестація	Форма державної атестації (екзамен, дипломний проект (робота))	Семестр
Дипломна робота (проект)	Дипломна робота (проект)	дипл. робота	3
Атестація	Атестація	екзамен	3

V. План навчального процесу

№ з/п	НАЗВА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ	Розподіл за семестрами				Кількість годин										Розподіл аудиторних годин на тиждень за			
		І	ІІ	ІІІ	ІV	Кредитів ECTS	Аудиторних у тому числі				Індивідуальні	Самостійна робота	I курс	II курс	Семестри	I	2	3	4
							Лекції	Практичні	Семінарські	Лабораторні									
				Лекції	Практичні	Семінарські	Лабораторні	Індивідуальні	Самостійна робота	Кількість тижнів в семестрі									
		Всього	Загальний обсяг	Кількість кредитів ECTS	Курсові проекти	Заліки	Курсові роботи	Всього	Лекції	Практичні	Семінарські	Лабораторні	Індивідуальні	Самостійна робота	15	15	8	8	
1. Цикл загальної підготовки																			
1.1. Обов'язкові дисципліни																			
1	Концепції розвитку інформаційних ресурсів	1				3	90	30	14	16				60	2				
2	Методологія наукових досліджень	2				3	90	30	14	16				60			2		
3	Наукові семінари	3				6	180	60			60			120				8	
	Всього по п. 1.1.:	3				12	360	120	28	32	60			240	2	2	8	8	
1.2. Вибіркові дисципліни																			
1.2.1. Дисципліни вільного вибору студента																			
Блок 1																			
4	Захист інформації в комп'ютерних системах	3				3	90	34	14			20		56					4
5	Дослідження і проектування інтегральних структур БМК	2				3	90	32	16			16		58			2		
Блок 2																			
6	Дослідження і проектування MEMS, сенсорів і актуаторів	3				3	90	34	14			20		56					4
7	Комп'ютерне моделювання приладних структур інтегральних схем	2				3	90	32	16			16		58			2		
	Всього по дисциплінах п.1.2.1.:	1	1			6	180	66	30			36		114			2	4	
	Всього по п. 1.2.:	1	1			6	180	66	30			36		114			2	4	
	Разом за розділом (п. 1.):	1	4			18	540	186	58	32	60	36	0	354	2	4	12	4	12
2. Цикл професійної підготовки																			
2.1. Обов'язкові дисципліни																			
2.1.1. Теоретична підготовка																			

8	Методи та засоби опрацювання аналогових і цифрових сигналів	1						3	90	30	14			16		60	2			
9	Програмне забезпечення спеціалізованих комп'ютерних систем	3						3	90	32	16			16		58			4	
10	Модування і проєктування цифрових пристроїв на БМК	1						6	180	60	30			30		120	4			
11	Дослідження і проєктування спеціалізованих комп'ютерних систем		1					6	180	60	30			30		120	4			
	Всього по дисциплінах п.2.1.1:	3	1					18	540	182	90			92		358	10		4	
	2.1.2. Практична підготовка																			
12	Виробнича (наукова) практика		2					6	180							180				
13	Підготовка магістерської роботи							15	450							450				
14	Атестація	3						3	90							90				
15	Виробнича практика		3					6	180							180				
	Всього по дисциплінах п.2.1.2:		2					30	900							900				
	Всього по п. 2.1:	3	3					48	1440	182	90			92		1258	10		4	
	2.2. Вибіркові дисципліни																			
	2.2.1. Дисципліни за вибором ВНЗ																			
16	Швидкісна цифрова обробка сигналів	2						6	180	68	34			34		112			4	
	Всього по дисциплінах п.2.2.1:	1						6	180	68	34			34		112			4	
	2.2.2. Дисципліни вільного вибору студента																			
	Блок 1																			
17	Автоматизоване проєктування друкованих плат		1					6	180	64	30			34		116	4			
18	Автоматизоване проєктування топологій ІС	2						6	180	64	30			34		116			4	
19	Дослідження і проєктування спеціалізованих систем на кристалі	2						6	180	60	30			30		120			4	
	Блок 2																			
20	Архітектура і програмування мікроконтролерів		1					6	180	64	30			34		116	4			
21	Дослідження і проєктування цифрових систем на Verilog	2						6	180	64	30			34		116			4	
22	Дослідження і програмування пристроїв зв'язку з об'єктом	2						6	180	60	30			30		120			4	
	Всього по дисциплінах п.2.2.2:	2	1					18	540	188	90			98		352	4		8	
	Всього по п. 2.2:	3	1					24	720	256	124			132		464	4		12	
	Разом за розділом (п. 2):	6	4					72	2160	438	214			224		1722	14		12	
	Загальна кількість							90	2700	624	272			32	60	2076	16		16	

